

ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ
ΓΕΩΡΓΙΟΣ Κ. ΚΟΥΤΣΟΓΙΑΝΝΟΠΟΥΛΟΣ

ΣΤΟΙΧΕΙΑ ΕΠΙΚΟΙΝΩΝΙΑΣ:

Διεύθυνση: Σωρού 12, Μαρούσι 151 25
Τηλ.: 210 99.49.390
Fax: 210 99.49.399
E-mail: Y.Koutsoyannopoulos@helic.com

ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΕΜΠΕΙΡΙΑ:

2008 – σήμερα: Nanotropic A.E. – Πρόεδρος & Διευθύνων Σύμβουλος – Εταιρεία του ομίλου Helic με αντικείμενο την ανάπτυξη και εμπορεία εργαλείων λογισμικού για τη σχεδίαση ψηφιακών ολοκληρωμένων συστημάτων με στόχο τη διεθνή αγορά ημιαγωγών.

2007 – σήμερα: ΕΝ.Ε.Β.Η. – Ένωση Ελληνικής Βιομηχανίας Ημιαγωγών – 2^η θητεία ως Πρόεδρος Δ.Σ. – σημαντική συμβολή στην αύξηση των βιομηχανικών μελών της Ένωσης από 12 (2007) σε 49 (2009) και προβολή της Ελληνικής τεχνολογίας/τεχνογνωσίας στις ώριμες αγορές εξωτερικού.

2005 – 2007: ΕΝ.Ε.Β.Η. – Ένωση Ελληνικής Βιομηχανίας Ημιαγωγών – Αντιπρόεδρος Δ.Σ.

2000 – σήμερα: Helic Inc. – Πρόεδρος & Διευθύνων Σύμβουλος – Μητρική εταιρεία του ομίλου Helic, έλαβε επένδυση \$4M από τον γκουρού της τεχνολογίας Andy Bechtolsheim, τον όμιλο Fujitsu Ιαπωνίας και άλλους επενδυτές (Σεπ '08) – Πελατολόγιο >40 από τις μεγαλύτερες εταιρείες ημιαγωγών στον κόσμο (>10 FORTUNE500 – Toshiba, Sony, Fujitsu, Intel, Freescale, Broadcom, κά) σε περισσότερες από 10 χώρες – περισσότεροι από 500 χρήστες-μηχανικοί – γραφεία πωλήσεων σε Η.Π.Α. και Ιαπωνία.

1995 – 1999: Ε.Μ.Π./Ερευνητικό Πανεπιστημιακό Ινστιτούτο Επικοινωνιών και Υπολογιστών – Μηχανικός/Ερευνητής. Έρευνα στη μοντελοποίηση διατάξεων ολοκληρωμένων κυκλωμάτων σε τεχνολογίες πυριτίου.

1997 – 1999: Ανάπτυξη πακέτου λογισμικού SISP – Πώληση σε περισσότερες από 12 πολυεθνικές σε ΕΕ και Η.Π.Α.

ΕΚΠΑΙΔΕΥΣΗ:

1995 – 1999 Διδάκτωρ Μηχανικός *Εθνικού Μετσόβιου Πολυτεχνείου*

1990 – 1995 Διπλ. Ηλεκτρολόγος Μηχανικός & Μηχ. Υπολ. *Ε.Μ.Π.*

Φεβ. 2000 "Organising to Win in the Markets", *London Business School*

ΔΗΜΟΣΙΕΥΣΕΙΣ ΣΕ ΔΙΕΘΝΗ ΣΥΝΕΔΡΙΑ ΚΑΙ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ:

Αναφορές από τρίτους (citations): >250 τα τελευταία 10 χρόνια στις παρακάτω δημοσιεύσεις:

1. Y. Koutsoyannopoulos, Y. Papananos, C. Alemanni, S. Bantas, "A Generic CAD Model for Arbitrarily Shaped and Multi-Layer Integrated Inductors on Silicon Substrates", *Proc. 1997 European Solid-State Circuits Conf.*, pp. 320-323, Sep. 1997, Southampton, U.K.
2. Y. Koutsoyannopoulos, Y. Papananos, "SISP: A CAD Tool for Simulating the Performance of Polygonal and Multi-Layer Integrated Inductors on Silicon Substrates", *Proc. 1997 Int'l Conf. On VLSI and CAD*, Oct. 1997, Seoul, Korea.
3. Y. Papananos, Y. Koutsoyannopoulos, "Efficient Utilization of On-chip Inductors in Silicon RF IC Design Using a Novel CAD Tool; The LNA Paradigm", *Proc. of International Symposium on Circuits and Systems '98*, vol. 6, pp. 118-121, Jun. 1998, Monterey, CA.
4. Y. Koutsoyannopoulos, Y. Papananos, S. Bantas, C. Alemanni, "Novel Si Integrated Inductor and Transformer Structures for RF IC Design", *Proc. of International Symposium on Circuits and Systems '99*, vol. 2, pp. II_573 - II_576, Jun. 1999, Orlando, FL.
5. S. Bantas, Y. Papananos, Y. Koutsoyannopoulos, "CMOS Tunable Bandpass RF Filters Utilizing Coupled On-chip Inductors", *Proc. of International Symposium on Circuits and Systems '99*, vol. 2, pp. II_581 -II_584, Jun. 1999, Orlando, FL.
6. Yorgos Koutsoyannopoulos and Yannis Papananos, "Systematic Analysis and Modeling of Integrated Inductors and Transformers in RF IC Design", *IEEE Transactions on Circuits and Systems II*, vol. 47, pp. 699 -713, Aug. 2000.
7. Y. Papananos, Y. Koutsoyannopoulos, S. Bantas, "Device Modeling and Applications in Silicon RF IC Design", *Proc. of 1998 International Conference on Telecommunications*, pp. 125-129, vol. IV, Jun. 1998, Chalkidiki, Greece.
8. Y. Koutsoyannopoulos, Y. Papananos, S. Bantas, C. Alemanni, "Performance Limits of Planar and Multi-Layer Integrated Inductors", will be presented at *2000 IEEE International Symposium on Circuits and Systems – ISCAS*

2000, Jun. 2000, Geneva, Switzerland.

9. S. Bantas, Y. Koutsoyannopoulos, "CMOS active-LC bandpass filters with coupled-inductor Q-enhancement and center frequency tuning", *IEEE Transactions on Circuits and Systems II: Analog and Digital Signal Processing*, Volume: 51, Issue: 2, Feb. 2004, Pages:69 – 76

10. Bantas, S. Stratakos, Y. Kanakaris, N. Katsoulis, Y. Papadopoulos, P. Margaras, M. Korou, V. Peyravi, H. Koutsoyannopoulos, Y., "Architecture considerations and integrated-passives-based design for a dual-mode GPRS-WLAN SiGe RF transceiver", *IEEE 58th Vehicular Technology Conference, 2003 - VTC 2003 Fall 2003*, Volume: 4, 6-9 Oct. 2003, Pages:2237 – 2241, Orlando, FL.

11. S. Bantas, Y. Koutsoyannopoulos, A. Liapis, "An inductance modeling flow seamlessly integrated in the RF IC design chain", *Design, Automation and Test in Europe Conference and Exhibition, 2004*, Volume: 3, Feb. 16-20, 2004 Pages: 39 – 43

12. S. Bantas, Y. Koutsoyannopoulos, A. Liapis, "Novel Inductance Modeling Flow Enables Whole-chip RF Simulation", *2003 International Cadence Usergroup Conference*, 15-17 Sep 2003, Manchester, NH.

13. K. Nikellis, Y. Koutsoyannopoulos, S.Bantas, N. Uzunoglu, "A Fast Full-Wave Modeling Methodology for Stripline Structures with Vertical Interconnects in Multi-Layer Dielectrics", *54th Electronic Components and Technology Conference - June 1-4 2004*, Las Vegas, USA.

14. K. Nikellis, N. Uzunoglu, Y. Koutsoyannopoulos, S.Bantas, "Full-Wave Modeling of Stripline Structures in Multilayer Dielectrics", *Progress in Electromagnetics Research*, PIER 57, pp. 253-264, 2006.

ΔΙΕΘΝΗ PANELS:

Οργανωτής του "EDA Design Flows for RFIC, Module and System-in-Package design: Systematic process or still an art?", *2004 International Microwave Symposium 2004 RFIC Symposium June 6-11, 2004 Fort Worth, Texas*.

ΔΙΕΘΝΗ WORKSHOPS (ΠΡΟΣΚΕΚΛΗΜΕΝΟΣ):

"Integrated Inductor Modeling and Simulation for RF IC Design", *International Workshop on Low-power RF and Analog Microelectronics*, June 15-16 1999, Leuven, Belgium.

"Integrated Inductor Modeling and Simulation for RF IC Design", *International Workshop on Low-power RF Integrated Circuits*, Oct. 19-20 1999, Lausanne, Switzerland.

ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ – ΕΜΠΕΙΡΙΑ:

Μέλος ομάδας κριτών σε περιοδικό "IEEE Transactions of Electron Devices" και πρακτικά συνεδρίου "Design Automation Conference".

Μέλος T.E.E. / αρ. μητρώου: 72245

Μέλος IEEE 1993 αρ. μητρώου: 03616083

Εμπνευστής και συν-διοργανωτής σειράς ημερίδων της EN.E.B.H. στα Ελληνικά Πανεπιστήμια με τίτλο: «Μικροηλεκτρονική & Ενσωματωμένα Συστήματα: Συνεργασία στην Έρευνα και Επαγγελματικές Προοπτικές Νέων Επιστημόνων», Αθήνα (11/08), Πάτρα (3/08), Θεσσαλονίκη (11/07).

Συν-ιδρυτής της πρωτοβουλίας "HITeX: Hellenic Initiative for Technology Exchange" για τη δικτύωση των Ελλήνων του Silicon Valley στην Καλιφόρνια με τις εταιρείες μέλη της EN.E.B.H και του cluster Μικροηλεκτρονικής στην Ελλάδα.

ΞΕΝΕΣ ΓΛΩΣΣΕΣ:

Αγγλική και Γαλλική